

## Sélection de solutions Emulation hardware et/ou Co-Simulation.

## Mise en œuvre de la solution retenue selon les critères de Coût, Faisabilité et Pertinence (métier FPGA)

## ref : STA03\_FPGA\_2013

# Description entreprise

ELSYS Design est le spécialiste en conception de systèmes électroniques (métiers du hardware, du logiciel et des systèmes embarqués). Entreprise française, elle a donné naissance à ADVANS GROUP, l'un des leaders européens de la spécialité.

Organisée par métiers, ELSYS Design permet à ses ingénieurs d'exercer leurs compétences dans de nombreuses industries (aérospatiale, défense, énergie, médical, multimédia, télécom, transports...) avec des modes d'intervention variés (en interne ou chez le client).

Fondée et managée par des ingénieurs, ELSYS Design rassemble les meilleurs talents, dans un environnement propice à l'enrichissement de leurs compétences. L'entreprise et son groupe offrent de nombreuses opportunités d'évolution, en France et à l'international.

# Description du besoin

Etudier les solutions de Simulations Hardware et/ou Cosimulation dans le but diminuer la phase de validation d'un FPGA (ProDesign, Eve, Seamless Mentor Graphics, Palladium Cadence et autres).

Mise en œuvre de la solution retenue selon les critères de Coût, de Faisabilité et de pertinence vis à vis des besoins d'ELSYS.

# Charges avec un début de stage en Février

Pour mener à bien ce projet nous avons estimé les charges de la façon suivante :

Phase N°1 à N°2 estimées à 3 mois [Février Avril]

Prise en compte du contexte du marché de l'émulation hardware et co-simulation.

Faire une étude du marché technique des différentes solution proposée.

Définir des fonctionnalités complexes ( en terme de nombre, de fréquence) embarquées dans un FPGA servant de "cobaye" pour ces solutions.

Sélectionner la solution à mettre en oeuvre suivant les critères de Faisabilité, Coûts et Pertinence.

Phase N°3 estimée à 3 mois [Mai - Juillet ]

Mise en oeuvre de la solution retenue.

Rédaction du mode d'emploi associé.

# Technologie utilisée

FPGA, Carte COTS, Emulateur hardware.

# Compétences acquises

FPGA, Co-Simulation.

# PROFIL RECHERCHÉ

Vous êtes en 3e année d’ingénieur

compétences requises FPGA, Soft

Ce stage conventionné est rémunéré.

La mission peut être réalisée dans le cadre d’une année de césure ou d’un stage de fin d’études.

Lieu : Cachan